

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年11月24日 (24.11.2005)

PCT

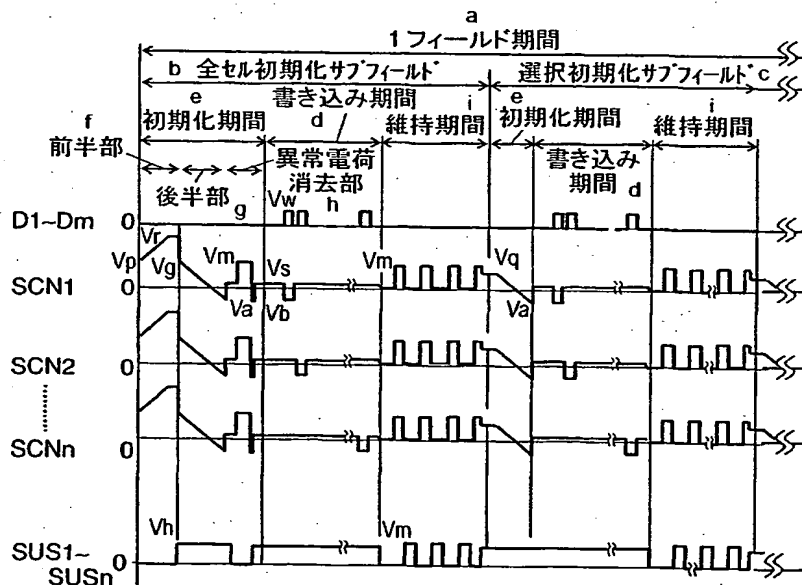
(10) 国際公開番号
WO 2005/111974 A1

- (51) 国際特許分類: G09G 3/28, 3/20 (72) 発明者; および
(21) 国際出願番号: PCT/JP2005/009199 (75) 発明者/出願人 (米国についてのみ): 小川 兼司 (OGAWA, Kenji), 木子 茂雄 (KIGO, Shigeo), 武田 実 (TAKEDA, Minoru).
(22) 国際出願日: 2005年5月13日 (13.05.2005) (74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1006 番地 松下電器産業株式会社内 Osaka (JP).
(25) 国際出願の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
(26) 国際公開の言語: 日本語
(30) 優先権データ: 特願2004-144501 2004年5月14日 (14.05.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP).

[続表有]

(54) Title: PLASMA DISPLAY PANEL DRIVING METHOD

(54) 発明の名称: プラズマディスプレイパネルの駆動方法



- a... ONE FIELD INTERVAL
b... ALL-CELL INITIALIZATION SUB-FIELD
c... SELECTION INITIALIZATION SUB-FIELD
d... WRITE INTERVAL
e... INITIALIZATION INTERVAL
f... FORMER HALF PART
g... LATTER HALF PART
h... EXTRAORDINARY CHARGE CANCELING PART
i... SUSTAIN INTERVAL

(57) Abstract: During the initialization interval of each of sub-fields constituting one field, an all-cell initialization is performed which causes all of discharge cells used for displaying an image to perform an initialization discharge, or alternatively a selection initialization is performed which causes discharge cells having performed sustain discharges during the immediately preceding sub-field to selectively perform an initialization discharge. An extraordinary charge canceling part is provided which, during an all-cell initialization interval, applies a rectangular waveform voltage to the scan electrodes, thereby causing the discharge cells storing excessive wall voltages to generate self-canceling discharges.

(57) 要約: 1フィールドを構成する各サブフィールドの初期化期間は、画像表示を行う全ての放電セルに対して初期化放電を行わせる全セル初期化動作、または直前のサブフィールドにおいて維持放電を行った放電セルに対して選択的に初期化放電を行わせる選択初期化動作のいずれかの動作を行い、全セル初期化期間には、走査電極に矩形波形電圧を印加して過剰な壁電圧を蓄積している放電セルに対して自己消去放電を発生させる異常電荷消去部を設けたことを特徴とする。



NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SI, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。